



INSTITUTO POLITÉCNICO DE TOMAR
Escola Superior de Tecnologia de Tomar

Departamento de Engenharia Informática

Curso de Engenharia Informática

DISCIPLINA DE ARQUITECTURA DE COMPUTADORES

2º Ano

Regime: Semestral (4º)

Ano Lectivo:2003/2004

Carga Horária:2T+3P

Docente: Equiparado a Assistente do 2º Triénio Luís Agnelo de Almeida

OBJECTIVOS:

Conhecer as várias arquitecturas de um computador por forma a garantir o melhor desempenho dos equipamentos informáticos nas várias actividades de computação.

PROGRAMA:

- 1- Arquitectura básica de um Computador
- 2- Conjuntos de Instruções : Linguagem Máquina
- 3- Programação em Assembly
- 4- Aritmética para Computadores
- 5- Programação de Coprocessadores aritméticos
- 6- Hierarquia de Memória
- 7- Sistemas de Entrada e Saída de Dados

MÉTODO DE AVALIAÇÃO:

Frequência e um Exame final: 14 valores

Avaliação contínua, trabalhos práticos de laboratório e projecto final: 6 valores, mínimos 30%.

BIBLIOGRAFIA:

Textos recomendados:

- David Herget and Nancy Thiebeault, “ PC Achitecture From Assembly Language to C “, Prentice-Hall, ISBN 0-13-653775-8
- “Computer Organization and Design”, John Hennessy and David Patterson, Morgan Kaufman, 1994, ISBN 1-55860-281-x
- “8086/8088, 80286, 80386 and 80486- Assembly Language Programming”, Barry Brey, Macmillan Publishing Company, New York, 1993, ISBN-02-314-247-2
- B.Brey, “Embedded Controllers 80186, 80188 and 80386EX “, Macmillan Publishing Company, New York.
- “ Interfacing Sensors to the IBM PC”, Willis Tompkins, John Webster, Prentice-Hall, 1988, ISBN 1-13-469081-8
- “Communicating with the IBM PC Series”, Gilbert Held, John Wiley & Sons, 1988, ISBN 0-471-91667-6
- “Using Assembly Language”, Allen L. Wyatt, Sr., Que Corporation, 1992, ISBN 0-88022-884-9

O Docente,